

PLANO DE CURSO DA DISCIPLINA: Eletrônica Digital 1 - DIG1

Profa. Fernanda Isabel Marques Argoud
fargoud@ifsc.edu.br, fernanda.argoud@gmail.com

Carga horária:

80 horas, sendo aproximadamente 60h teóricas, em sala de aula, e 20h de práticas, no Laboratório de Eletrônica (LABELETRO, sala 214).

Avaliações:

4 Provas teórico-práticas discursivas, com mesmo peso.

Não serão feitas provas de recuperação por avaliação, a menos que o aluno apresente atestado médico, dispensando-o das atividades no dia da avaliação!

O aluno que não atingir a média 6,0 terá direito a fazer a prova de Recuperação Final, cuja nota/conceito substituirá a menor nota do semestre.

Laboratório de Eletrônica:

Aulas em duplas, em bancada.

As equipes têm responsabilidade de zelar pelo bom funcionamento dos equipamentos e integridade dos componentes.

Materiais do curso:

As apostilas, material extra e listas de exercícios estão disponíveis na wiki:

<https://wiki.ifsc.edu.br/mediawiki/index.php/ELD1>

Não é responsabilidade da professora o não acesso material, principalmente se o mesmo não compareceu às aulas e/ou não solicitou informações e cópias aos colegas.

Muito importante!

Reservar pelo menos uma hora por semana para:

- 1) revisar os conteúdos,
- 2) fazer os exercícios (consultar os colegas, montar grupos de estudo) e
- 3) ir ao laboratório, refazer as experiências/montagens.
- 4) Trazer material de estudo: livros; tablets, se for o caso; CADERNO; lápis; borracha e caneta!

Nas provas:

- 1) Seja objetivo – qualidade de um engenheiro,
- 2) Faça tudo que tiver que fazer ANTES do horário da prova (pegar material emprestado, organizar sua mesa, ir ao banheiro, tomar água, etc),
- 3) Em caso de cola, a professora retirará a prova e o aluno receberá nota zero.
- 4) Quando houver suspeita, a professora fará prova oral com os alunos, para confirmar a fraude.
- 5) Os três últimos alunos que ficarem realizando a avaliação somente saem juntos.

Unidade Curricular	ELETRÔNICA DIGITAL I						
Módulo: 1ª Fase	Código: ELD1	Carga Horária Total: 80h	Teórica: 60h	Prática: 20h	Pré-Requisito	-	B() P(●) E()
Competências							
– Identificar e resolver problemas, cuja solução seja expressa pela lógica binária e implementada através de circuitos eletrônicos digitais combinacionais.							
Habilidades							
– Sintetizar estruturas lógicas combinacionais; – Utilizar, eficientemente, ferramentas computacionais de simulação e CAD para eletrônica; – Aplicar sistemas lógicos e digitais; – Resolver problemas utilizando lógica combinacional.							
Bases tecnológicas							
– Sistemas Digitais Combinacionais – Representação de informação – Aritmética Binária – Portas Lógicas e Álgebra Booleana – Circuitos Lógicos Combinacionais – Introdução a flip-flops e dispositivos correlatos – Aritmética Digital – Famílias Lógicas de CIs							
Bibliografia (títulos, periódicos, etc.)							
Título/Periódico	Autor			Edição	Local	Editora	
Sistemas Digitais: Princípios e Aplicações.	Ronald J. Tocci e N. S. Widmer			2007	8587918206	Pearson / Prentice Hall	
Elementos de Eletrônica Digital	Ivan Idoeta e Francisco Capuano			2002	85-7194-0193	Érica	
Eletrônica Digital	Sérgio Garue			1998	8573076984	Hemus	
Bibliografia Complementar							
ERCEGOVAC, M. et al. Introdução aos sistemas digitais . Porto Alegre:Bookman, 2000.							
MELO,M.O. Eletrônica digital . São Paulo: Makron Books, 1993.							
SEDRÁ, Adel S.&SMITH, Kenneth C. Microeletrônica . 4.ed. Makron Books, São Paulo, 2000.							
CIPELLI,A.M.V.;SANDRINI,W.J.&MARKUS,O. Teoria e Desenvolvimento de Projetos de Circuitos Eletrônicos . São Paulo: Érica, 2001.							
PEDRONI, Volnei A. Eletrônica digital moderna e VHDL . Rio de Janeiro: Elsevier, 2010.							
BIGNELL,J.W.; DONOVAN,R. Eletrônica Digital . 1.ed. São Paulo: Cengage, 2010.							
Apostila: ZAPELINI, W. Lógica Combinacional, 2003.							