

 <p><b>INSTITUTO FEDERAL DE EDUCAÇÃO, CIÊNCIA E TECNOLOGIA</b> <b>SANTA CATARINA</b> Campus Araranguá</p>	<p align="center"><b>PROGRAMA DE ENSINO E APRENDIZAGEM</b></p> <p align="center">2009/2</p>
<p>Curso: Técnico em Eletromecânica</p>	<p>Módulo III – Unidade Curricular: <b>ELETRÔNICA DIGITAL</b></p>
<p>Turno: Vespertino/Noturno</p>	<p>Semestre/Ano: 2009/2</p>
<p>Carga Horária: 40 h /semestre</p>	<p>Professor: Eng. Eletricista João Francisco Veremzuk Xavier</p>

### COMPETÊNCIAS:

1. Desenvolver circuitos lógicos utilizando componentes eletrônicos;
2. Especificar componentes eletrônicos para circuitos lógicos.

### HABILIDADES:

Estudar e conhecer:

1. Sistemas de Numeração;
2. Lógica Digital (Álgebra Booleana);
3. Funções Lógicas;
4. Portas Lógicas;
5. Circuitos Combinacionais e Sequenciais;
6. Circuitos integrados lógicos;
7. Lógica TTL;
8. Lógica CMOS;
9. Aplicações Práticas e Desenvolvimento de Projetos.

### METODOLOGIA:

- Aulas expositivas e dialogadas;
- Uso de projetor e apostila;
- Aulas práticas;
- Trabalhos e exercícios individuais e em grupo.

### AValiação:

- Participação;
- Avaliação escrita;
- Avaliação prática.

<b>Atitudes Gerais</b>	Responsabilidade; Relacionamento Interpessoal; Iniciativa e criatividade; Espírito de Equipe; Planejamento e Organização;
<b>Bases Tecnológicas</b>	Eletrodinâmica, Resistência Elétrica, Lei de Ohm, Leis de Kirchhoff, Circuitos Elétricos, Potência Elétrica, Instrumentação (Multímetro, Osciloscópio, Gerador de Funções, Fontes de Alimentação).
<b>Referências Bibliográficas</b>	<ol style="list-style-type: none"> <li>1. CAPUANO, F. G. &amp; IDOETA, I. V. - Elementos de Eletrônica Digital – Editora Érica.</li> <li>2. GARCIA, P. A. &amp; MARTINI, J. S. C. - Eletrônica Digital – Editora Érica</li> <li>3. SCHILLING, D. &amp; BELOVE, C. - Circuitos Eletrônicos, discretos e integrados - Editora Guanabara.</li> </ol>