

EXERCÍCIO 10

A	B	C	D	S
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	0
0	1	0	0	0
0	1	0	1	0
0	1	1	0	0
0	1	1	1	1
1	0	0	0	1
1	0	0	1	1
1	0	1	0	1
1	0	1	1	1
1	1	0	0	1
1	1	0	1	x
1	1	1	0	x
1	1	1	1	x

$S = 1$, sempre que SAÍDA > 6 (e menor ou igual a 12)

	A' B'	A' B	A B	A B'
C' D'	0	0	1	1
C' D	0	0	x	1
C D	0	1	x	1
C D'	0	0	x	1

$$S = A + BCD$$

E o circuito implementado apenas com o CI 7400 (portas NAND) seria:

